

Politechnika Warszawska  
Wydział Elektroniki i Techniki Informatycznych  
Ul. Nowowiejska 15/19, 00-665 Warszawa

Warszawa 21.01.2022 r.

Do : WYKONAWCÓW

Postępowanie numer WEiTi/2/11.5.1/ZP/2021/1034

Na: Dostawę modułów zawierających układ programowalny Xilinx z rodziny Zynq Ultrascale+, pamięć RAM i układy peryferyjne, typ Enclustra ME-XU1-6EG-1I-D11E-R4.1”

### WYBÓR NAJKORZYSTNIEJSZEJ OFERTY

Zamawiający informuje o wyborze najkorzystniejszej oferty w niniejszym postępowaniu:

Wpłynęły następujące oferty:

Oferta nr: 1

Wykonawca: **ENCLUSTRA RÄFFELSTRASSE 28 CH-8045 ZÜRICH**

Cena: 52 137,50 €

Uzasadnienie: Oferta spełnia wymogi stawiane przez Zamawiającego w zapytaniu ofertowym

Oferta nr: 2

Wykonawca: **RESTOR P. ANTON, A.CZAPSKI, T. ROSTROPOWICZ SPÓŁKA JAWNA DWORKOWA 2/107a, 00-784 WARSZAWA**

Cena: 297 500,00 zł netto

Uzasadnienie: Oferta spełnia wymogi stawiane przez Zamawiającego – nie jest najkorzystniejsza w sumie ocenianych kryteriów.

Więcej ofert nie wpłynęło.

Z poważaniem

DZIEKAN  
Wydziału Elektroniki i Techniki Informatycznych  
prof. dr hab. inż. Michał Malinowski