



# Politechnika Warszawska

## Wydział Mechaniczny Energetyki i Lotnictwa

Warszawa, dnia 24.09.2024 r

oznaczenie sprawy MELBDZ.261.58.2024

Dostawa sprzętu komputerowego dla Instytutu Techniki Lotniczej i Mechaniki Stosowanej Wydziału Mechanicznego Energetyki i Lotnictwa Politechniki Warszawskiej

### Zapytanie 1

Zapisy dotyczące 32 gniazd pamięci RAM jest ograniczeniem konkurencyjności, ponieważ pozwala na zaferowania tylko i wyłącznie serwerów bazujących na procesorach od firmy intel jednocześnie uniemożliwiając Zamawiającemu otrzymania ofert o równych lub lepszych parametrach bazujących na wiodącym producencie procesorów AMD. Dopuszczenie rozwiązań opartych o AMD EPYC pozwoli na doprowadzenie do konkurencyjności na poziomie procesorów i jednocześnie pozwoli Zamawiającemu na uzyskanie bardziej wydajnego środowiska przy niższej cenie. Dodatkowo zwracamy uwagę, że wymaganie, aby serwer posiadał, 32 gniazda pamięci RAM DDR5, wydaje się niezasadnym w kontekście wymagania co do wyposażenia w rzeczony RAM na poziomie: 256GB pamięci RAM. Aktualnie środowiska wyposażone w pełne osadzeni slotów RAM na poziomie 8TB są niezwykle rzadkie i w skali kraju oraz świata są niemal niespotykane. Wydaje się więc, że te wymaganie jest zdecydowanie zawyżonym i jednocześnie skutecznie ogranicza konkurencyjność. Ponad to, Zamawiający wymaga, aby zainstalowane pamięci pracowały z prędkością przesyłania danych na poziomie „(...) pracujące w zaferowanym serwerze z szybkością transmisji danych nie mniejszą niż 4800 MT/s”. W przypadku pełnego obsadzenia 32 slotów (konieczne celem osiągnięcia wymaganych teoretycznie 8TB) wymaga zastosowania układu 2 DPC (2 x DIMM Per Channel) prędkość przesyłania danych zauważalnie spada o około 10% i nie będzie wynosić wymaganych 4800Mhz. W związku z powyższym czy Zamawiający uzna za równoważne serwery posiadające płytę główną pozwalającą na obsadzeni 24 kości RAM per procesor, obsługujące do 6TB pamięci operacyjnej RAM DDR5 RDIMM 4800MT/s?

### Odpowiedź:

Według wiedzy Zamawiającego serwery z 32 bankami pamięci nie ograniczają konkurencji. Jest wielu producentów serwerów, którzy w swojej ofercie dostarczają takie rozwiązanie. Serwery mają być podłączone do istniejącego klastra wirtualizatora opartego na procesorach Intel, jest wymagana kompatybilność dla funkcjonalności HA. Zamawiający podtrzymuje zapis

Niniejsze pismo stanowi integralną część Specyfikacji SWZ, Wykonawcy składający ofertę w przedmiotowym postępowaniu zobowiązani są do uwzględnienia wszystkich informacji w nim zawartych.

z poważaniem

DZIEKAN  
Wydziału Mechanicznego Energetyki i Lotnictwa  
Politechniki Warszawskiej (1)  
  
prof. dr hab. inż. Artur Rusowicz

### ZAMPUB

ul. Nowowiejska 24  
00-665 Warszawa  
zampub.meil@pw.edu.pl  
www.meil.pw.edu.pl

Regon: 000001554  
NIP: 525-000-58-34

Bank PEKAO S.A. IV Oddział Warszawa nr 81 1240 1053 1111 0000 0500 5664  
Dokumentacja przetargowa jest dostępna do wglądu: Politechnika Warszawska, Wydział Mechaniczny Energetyki i Lotnictwa, budynek Instytutu Techniki Ciepłej, 00-665 Warszawa, ul. Nowowiejska 21/25, pok. 305G