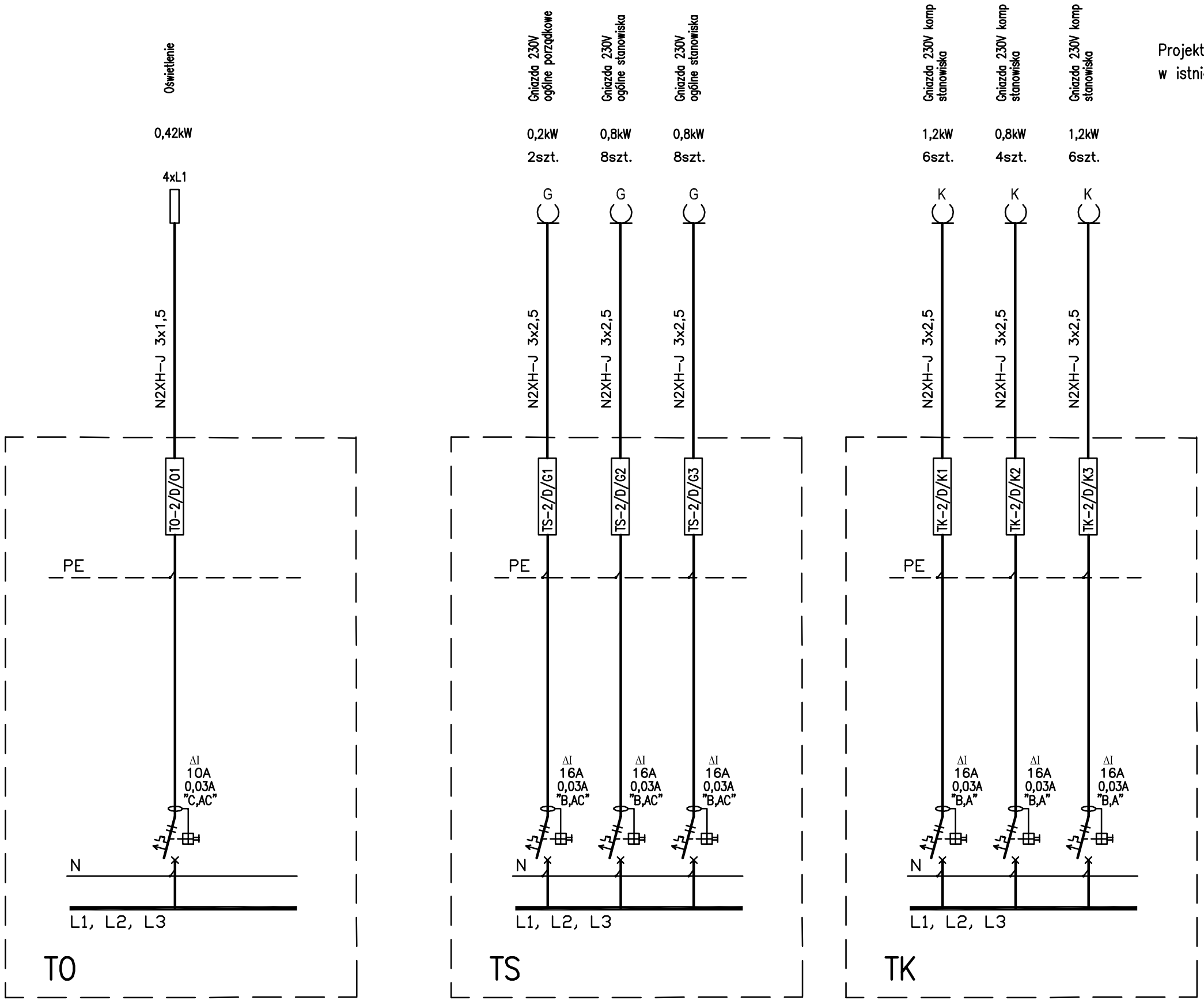
Projektowane aparaty zabudować
w istniejących tablicach.



SYSTEM DODATKOWEJ OCHRONY OD PORAŻEŃ
SAMOCZYNNE WYŁĄCZENIE ZASILANIA
W UKŁADZIE SIECI TN–S

ROZPOWSZECHNIANIE NINIEJSZEGO OPRACOWANIA, JAK TEŻ JEGO FRAGMENTÓW, W TYM KONCEPCJI, WYKONANYCH RYSUNKÓW, A PONADTO UMIESZCZANIE W SYSTEMACH PRZECHOWYWANIA DANYCH – ZA WYJĄTKIEM WŁAŚCIWYCH ORGANÓW ADMINISTRACJI PRZEKAZYWANIE W JAKIEJKOLWIEK FORMIE, W TYM: ELEKTRONICZNEJ, MECHANICZNEJ, FOTOKOPII, REPRODUKCJI, PRZEDRUKU, ORAZ DOKONYWANIE ZMIAN BEZ ZGODY AUTORA JEST ZABRONIONE I PODLEGA ODPOWIEDZIALNOŚCI KARNEJ Z MOCY ART.116,117,118 USTAWY Z DNIA 4 LUTEGO 1994 r. O PRAWIE AUTORSKIM I PRAWACH POKREWNYCH. (DZ.U. NR 24, POZ.83 Z 1994 R.)

zadanie:

Remont pomieszczenia nr 246 w Instytucie Systemów Elektronicznych Politechniki Warszawskiej w Warszawie przy ul. Nowowiejskiej 15/19.

Inwestor/zleceniodawca:

POLITECHNIKA WARSZAWSKA
PL. POLITECHNIKI 1
00-661 WARSZAWA

generalny projektant:

Joanna Aleksandrowicz
ANARCHITECT Studio Architektury

Ul. Ks.Robaka 6
80-119 GDAŃSK,
tel. +48 504 201 478

projektant: IMIĘ, NAZWISKO	UPR. W SPEC.ARCH.NR.	PODPIS
mgr inż. ADAM TRELA	LOD/3007/PWBE/16	

branża: ELEKTRYCZNA

faza: PROJEKT WYKONAWCZY

temat rysunku: SCHEMAT ROZBUDOWY TABLIC TO-2/D, TS-2/D, TK-2/D

rewizja:	data edycji:	skala:
	01/2022	

nr projektu:	ind.fazy:	nr rysunku:
	PW	E-3